

Esta mejora consiste en que el cambio de la información que se encuentra en el microprocesador (los registros y los bits) no la haga el proceso que realiza el cambio de contexto, sino que lo haga una instrucción que sería ejecutada de último por el proceso que hace dichos cambios. Ese proceso colocaría toda la información en un respaldo del microchip y esa instrucción haría varias labores en paralelo:

1. Copiar la información de respaldo en los registros y bits del microprocesador.
2. Poner el contador de cambios de contexto en su valor máximo.
3. Poner el bit de cambios de contexto en 1.

Antes de hacer la llamada al proceso que efectúa los cambios de contexto, el microchip haría varias labores:

1. Poner el bit de cambios de contexto en 0.
2. Copiar la información que se encuentra en los registros y bits del procesador, en un respaldo (para que luego sea tomada de allí por el proceso del Sistema Operativo que efectúa los cambios de contexto).
3. Poner la información correspondiente al proceso que hace el cambio de contexto, en los registros y bits del microprocesador.