

Un algoritmo para el Pipeline, consiste en que se maneje una lista de N direcciones de memoria, donde N es igual al número de pasos del Pipeline. Esa lista corresponde a todas las escrituras, en memoria, que se tienen que hacer y que no se han completado. Lo mismo se puede hacer con los registros del procesador pero con bits. Así si un registro tiene el bit encendido, significa que está pendiente una escritura allí. Cada vez que se vaya a leer de una dirección de memoria, primero se verifica si está en la lista y si es así, entonces el procesamiento de la instrucción se detiene. Lo mismo se puede hacer con los registros del procesador. Esta verificación se podría hacer cada vez que se vaya a ejecutar un paso del Pipeline, en el siguiente ciclo de reloj. El CPU podría manejar más instrucciones que el número de pasos del Pipeline, para que se puedan ejecutar otras instrucciones, en caso de que se detengan algunas.