



**INSTITUTO POLITECNICO NACIONAL
CECYT NO 3
ESTANISLAO RAMIREZ RUIZ**



ADRIANA A

TRABAJO DE INVESTIGACION:"RANGO EN VOLTS DEL SISTEMA BINARIO"

MANTENIMIENTO DE EQUIPO DE CÓMPUTO

4-FEBRERO-2009

RANGOS EN VOLTS DEL SISTEMA BINARIO

En los sistemas digitales TTL (lógica de transistor a transistor) de 0 a 0.8 voltios se considera CERO y de 2.8 a 5 voltio UNO, por lo que la banda de 0.8 a 2.8 voltios corresponde a un valor inválido.

El los sistemas CMOS el valor UNO pude ser de 3, 5, hasta 12 voltios según la fuente V_{cc} ; entonces el valor CERO corresponde al rango desde cero voltios hasta $0.1 * V_{cc}$ y el valor UNO de $0.9 * V_{cc}$